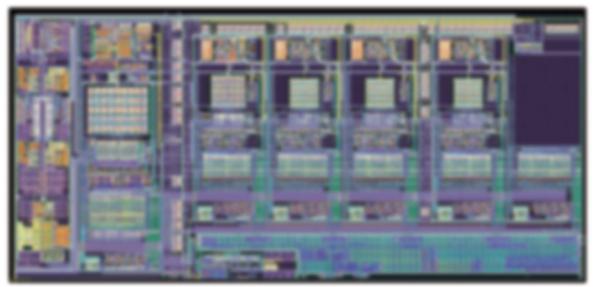
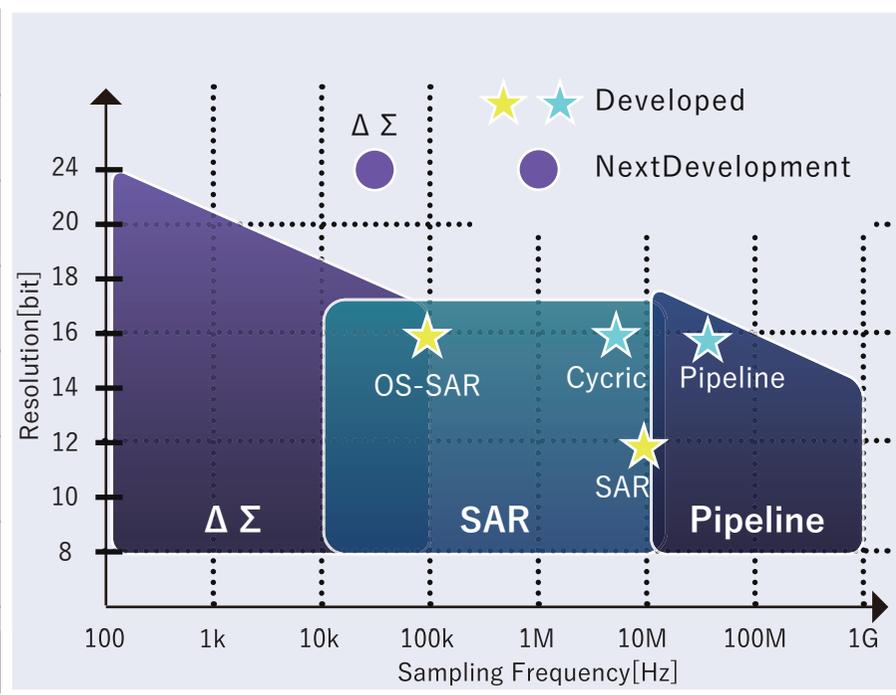


センサー信号を効率よく AD 変換

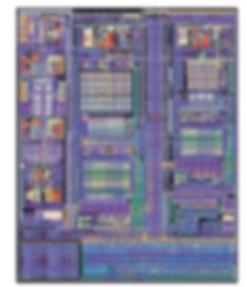
ADC IP 特性表

	PLADC	CYADC	SARADC	OS-SARADC	DSADC
プロセス (nm)	180	180	180	180	180
電源電圧 (V)	3.3	3.3	1.8	1.8	1.8
分解能 (bit)	16	16	12	16	24
変換速度 (sps)	50M	8.5M	10M	100K	48K
SNR (dBFS)	80	81	69	79.5	100
VREF バッファ有無	有	有	有	有	有
状況	評価済	評価済	評価済	評価済	開発中

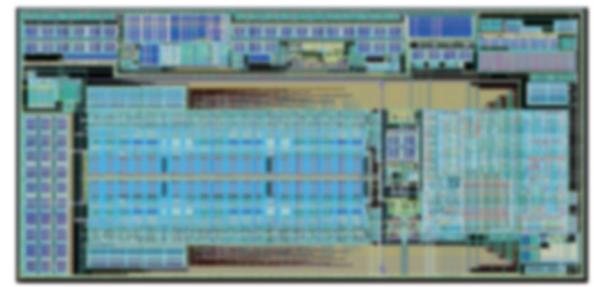
Developed and Developing ADC product



PLADC
(パイプライン ADC)



CYADC
(サイクリック ADC)



SARADC
(逐次比較 ADC)



OS-SARADC
(オーバーサンプリング SARADC)

試作実績のある IP をベースにさまざまなサービスを提供しています。
PGA、BGR、RC-OSC など ADC 周辺回路 IP も用意しています。